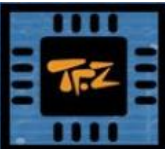


科技部計畫

針對內建人工智慧之車用晶片且以
【零故障】為目標之智慧型測試方法(TfZ)
會議記錄

2021/08/13



會議資訊

- 時間 – 2021/08/13 10:00 ~
- 地點 – Skype線上會議(清華大學 台達館 923)
- 與會成員 – 清華大學
 - 黃錫瑜 教授
 - 許竹均 DRI / 會議記錄
 - 蔡承霖 Workshop 聯繫人
 - 楊舜華 碩士生
 - 劉霖 碩士生
- 交通大學
 - 溫宏斌 教授
 - 湯忠禮 DRI
 - 梁家為 博士生
- 中山大學
 - 李淑敏 教授
 - 李建德 DRI
- 彰師大
 - 黃宗柱 教授
 - 傅筱雯 DRI

議程

- 一般行政事項討論
- Tfz計畫討論
 - Rigorous Test Flow for PLL using Jitter Measurement with VDD Sweeping(李奕萱 碩士生)
- 臨時動議與下次月會時間討論

TfZ計畫討論-技術分享與討論(清華大學)

- 主題:

Rigorous Test Flow for PLL using Jitter Measurement with VDD Sweeping

- 講者 清華大學 李奕萱

- (內容請參閱上傳至網頁的附件)

下次月會綱要

- 舉行時間 未定
- 舉行方式 skype線上會議
- 技術分享主持 中山/中興大學



Thank You for Your Participation